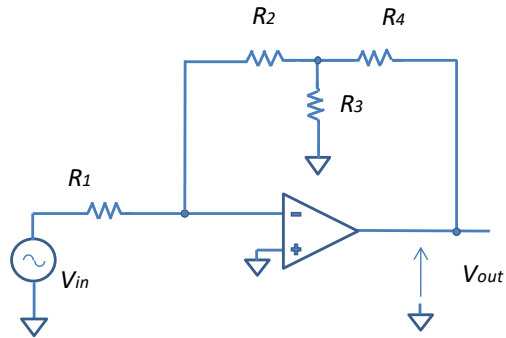


Compito di Elettronica II

10/07/2019

1) Sfruttando la topologia circuitale in figura:



- Progettare un amplificatore con guadagno in DC $A_{vfo} = -100$, e che abbia resistenza di ingresso $R_{in} = 1 \text{ M}$. Non utilizzare, nel progetto, resistenze di valore maggiore di $1 \text{ M}\Omega$. Per il progetto considerare ideale l'amplificatore operazionale.
 - Discutere le differenze tra il circuito progettato e il circuito con le stesse caratteristiche ottenuto utilizzando la configurazione invertente standard in termini di a) valori delle resistenze utilizzate nella rete di retroazione, e b) banda passante dell'amplificatore retroazionato qualora si consideri un operazionale con guadagno ad anello aperto a singolo polo.
- 2) Disegnare lo schema di una ROM in tecnologia pseudo N-Mos con parole a 4 bit che realizzi la seguente tabella della verità:

A1	A0	W3	W2	W1	W0
0	0	1	0	1	0
0	1	0	0	0	1
1	0	1	1	0	0
1	1	0	1	0	1