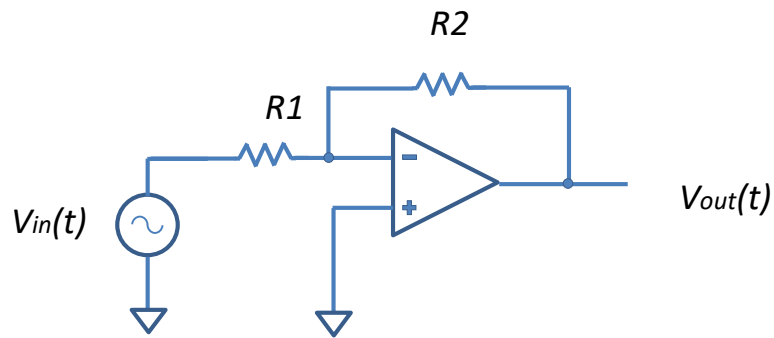


Compito di Elettronica II

26/09/2018

- 1) Con riferimento al circuito in figura:



Calcolare le resistenze di ingresso e di uscita ricavando le relative espressioni. Si consideri: $R1 = 10 \text{ k}\Omega$, $R2 = 100 \text{ k}\Omega$, e, per quanto riguarda l'AO, guadagno differenziale ad anello aperto $A_v = 100 \text{ dB}$, resistenza differenziale di ingresso $r_{id} = 10^6 \Omega$, resistenza di uscita $r_o = 1 \text{ k}\Omega$.

- 2) Disegnare, a partire dalla tabella della verità, lo schema di un 'half adder' utilizzando porte AND e OR in logica CMOS.